

TEMA 4: GPIO Y FUNCIONES ALTERNATIVAS

Sistemas Digitales basados en Microprocesador

Cartagena99

CLASES PĀRTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS CALL OR WHATSAPP:689 45 44 70

www.cartagena99.com no se hace responsable de la información contenida en el presente documento en virtud al Afficulo 17.1 de la Ley de Servicios de la Sociedad de la Información y de Comercio Electrónico, de 11 de julio de 2002. Si la gromación contenida en el documento es ilícita o lesiona bienes o derechos de un tercero háganoslo saber y será retirada.



- Conceptos Previos
- Funcionalidad del pin
- GPIO: Registros de Control
- GPIO: Registros de Datos
- GPIO: Registros de Estado
- Ejemplo de Uso de GPIO
- Ejercicios

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

CONCEPTOS PREVIOS

- El STM32L152RB tiene 19 pines disponibles:
 - GPIOA: 16 pines de propósito general (PA0 PA15)
 - En el sistema de desarrollo del curso sólo tiene accesibles el PA0 (Botón USER), PA4, PA5, PA11 y PA12
 - GPIOB: 16 pines de propósito general (PB0 PB15)
 - Disponibles solo el PB6 (LED Azul) y PB7 (LED Verde)
 - GPIOC: 16 pines de propósito general (PC0 PC15)
 - Disponibles solo el PC12 y PC13
 - GPIOD: 1 pin de propósito general PD2
 - o PD2 disponible en el sistema de desarrollo del curso
- La mayoría de los pines del microcontrolador tienen varias funcionalidades, es decir, además de ser pines de

Cartagena99

CLASES PARTICÛLARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS CALL OR WHATSAPP:689 45 44 70

pin, racgo contigurario y racgo abarro.

TO THE STATE OF TH

FUNCIONALIDAD DEL PIN

- Cada pin puede ser configurado como:
 - Entrada digital (digital input)
 - o Flotante, con resistencia de pull-up, o con resistencia de pull-down
 - Salida digital (digital output)
 - Con salida push-pull o con salida en drenador abierto con posibilidad de configurar resistencia de pull-up o de pull-down
 - Analógica (analog)
 - Función alternativa (alternate function AF)

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



- GPIOx→MODER Selección del modo de uso del PIN:
 - Se trata de un registro de 32 bits para cada uno de los puertos
 - GPIOA->MODER
 - GPIOB->MODER
 - GPIOC->MODER
 - GPIOD->MODER
 - Cada pin tiene 4 posibilidades de configuración:
 - 00 Digital Input
 - 01 Digital Output
 - \circ 10 AF
 - 11 Analógico



CLÁSES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

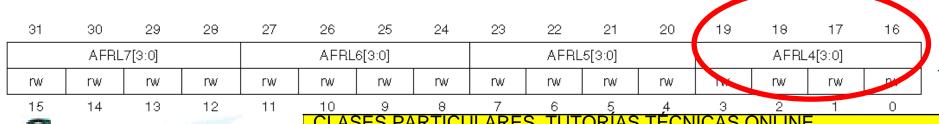
19

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS

www.carragenago.com no se hace responsable de la mformación contenida en el presente documento en virtida al rivida al Artículo 17.1 de la Ley de Servicios de la Sociedad de la Información y de Comercio Electrónico, de 11 de julio de 2002. Si la información contenida en el documento es ilícita o lesiona bienes o derechos de un tercero háganoslo saber y será retirada.

rw

- GPIOx→AFR Configuración de la AF (en el caso de que se haya seleccionado funcionalidad AF) :
 - Se trata de dos registros de 32 bits para cada uno de los puertos. Por ejemplo:
 - \circ GPIOA->AFR[0] para los pines 0-7
 - \circ GPIOA->AFR[1] para los pines 8-15
 - Cada pin tiene las 16 posibilidades siguientes:
 - \bullet 0000 AF0, 0001 AF1, ..., 1111 AF15



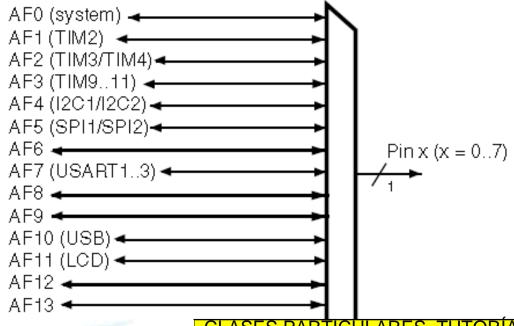
Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LAMA O ENVÍA WHATSAPP: 689 45 44 70



o GPIOx→AFR – Cada uno de estos valores (0000 ... 1111) significa una función alternativa determinada

For pins 0 to 7, the GPIOx_AFRL[31:0] register selects the dedicated alternate function.



CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS CALL OR WHATSAPP:689 45 44 70

Cartagena 99



- GPIOx→OTYPER Output Type Register:
 - Registro de 32 bits (p.ej. GPIOA->OTYPER), con 16 bits útiles, uno para cada pin:
 - 0 Salida por push-pull (configuración por defecto)
 - 1 Salida en drenador abierto

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
Reserved															
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
OT15	OT14	OT13	OT12	OT11	OT10	OT9	OT8	OT7	OT6	OT5	OT4	ОТЗ	OT2	OT1	OT0
rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw

- \circ GPIOx \to OSPEEDR Output Speed Register:
 - Registro de 32 bits (p.ej. GPIOA->OSPEEDR), con 2 bits por pin:
 - 00 400KHz (configuración por defecto)
 - 01 2MHz
 - 10 10 MHz
 - _ 11 /ON/IU.

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



- GPIOx→PUPDR Pull-up/Pull-down register:
 - Registro de 32 bits (p.ej. GPIOA->PUPDR) con 2 bits por pin:
 - 00 Sin pull-up ni pull-down, flotante (configuración por defecto)
 - 01 − Pull-up
 - ∘ 10 Pull-down
 - 11 Reservada

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
PUPDF	R15[1:0]	PUPDF	14[1:0]	PUPDF	DR13[1:0] PUPDR12[1:0		12[1:0]	PUPDR11[1:0]		PUPDR10[1:0]		PUPDR9[1:0]		PUPDR8[1:0]	
rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
PUPD	PUPDR7[1:0] PUPDR6[1:0]		PUPDR5[1:0]		PUPDR4[1:0]		PUPDR3[1:0]		PUPDR2[1:0]		PUPDR1[1:0]		PUPDR0[1:0]		
rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw	rw

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



GPIO: REGISTROS DE DATOS

• GPIOx→IDR – Input Data Register:

- Registro de 32 bits (p. ej. GPIOA->IDR), con solo 16 útiles, 1 por bit
- Se obtiene el valor que tiene el bit en cada momento

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
	Reserved														
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
IDR15	IDR14	IDR13	IDR12	IDR11	IDR10	IDR9	IDR8	IDR7	IDR6	IDR5	IDR4	IDR3	IDR2	IDR1	IDRo
r	r	r	r	r	r	r	r	r	r	r	r	r	r	r	r

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



GPIO: REGISTROS DE DATOS

- GPIOx→BSRR Bit Set/Reset Register:
 - Se descompone en 2 registros de 16 bits:
 - GPIOA->BSRRL: Registro Set
 - En aquellos bits donde se escribe un 1, ese pin (si es una salida) se pone a '1'.
 - Aquellos bits en los que se escribe un 0, no sufren cambios
 - GPIOA->BSRRH: Registro Reset (o Clear)
 - En aquellos bits donde se escribe un 1, ese pin (si es una salida) se pone a '0'.
 - Aquellos bits en los que se escribe un 0, no sufren cambios

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
BR15	BR14	BR13	BR12	BR11	BR10	BR9	BR8	BR7	BR6	BR5	BR4	BR3	BR2	BR1	BR0
W	W	W	w	W	W	W	W	W	W	W	W	W	W	W	W

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



GPIO: REGISTROS DE ESTADO

• El periférico GPIO no tiene Registros de Estado

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

• El siguiente ejemplo configura el uso del LED verde y del LED azul, y establece un ciclo de encendidos y apagados:

```
#include "stm3211xx.h"
#include "Biblioteca SDM.h"
#include "Utiles SDM.h"
int main(void) {
                                                                                           Sistemas
  Init SDM();
  // PB6 (LED Azul) como salida digital (01)
  GPIOB->MODER &= \sim (1 << (6*2 +1)); // 0 en el bit deseado = AND de MODER con el inverso de un
                                    // "1" en la posición
                                   // 13 y el resto "0" (1 << (6*2 +1) -> "1" desplazado 13
                                   GPIOB->MODER |= (1 << (6*2));
                                                                                           Microproce
  // PB7 (LED Verde) como salida digital (01)
  GPIOB->MODER &= \sim (1 << (7*2 +1));
  GPIOB->MODER |= (1 << (7*2));
```

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS CALL OR WHATSAPP:689 45 44 70

- ' - ' | ' | ' | '



EJEMPLO DE USO (2)

• El siguiente ejemplo configura el uso del LED Verde y del LED Azul, y establece un ciclo de encendidos y apagados:

```
while (1) {
    // Enciende el Led Verde y no el Led Azul
    GPIOB->BSRRL = (1<<7);
    GPIOB->BSRRH = (1<<6);
    espera(5000000);

    // Enciende el Led Verde y el Led Azul
    GPIOB->BSRRL = (1<<7);
    GPIOB->BSRRL = (1<<6);
    espera(5000000);

    // Enciende el Led Azul y no el Led Verde
    GPIOB->BSRRH = (1<<7);
    GPIOB->BSRRL = (1<<6);
    espera(5000000);

// Apaga el Led Verde y el Led Azul</pre>
```

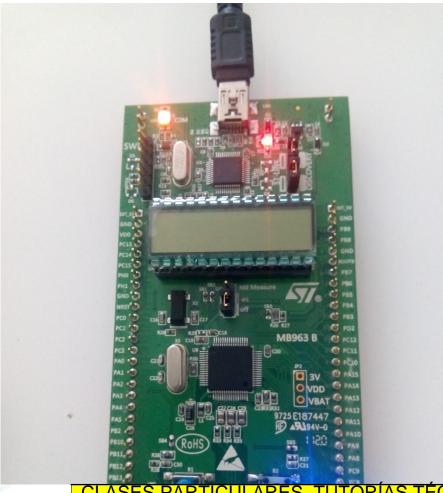
Cartagena99

CLÁSES PARTÍCULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

15



PRUEBA DEL EJEMPLO EXPLICADO



Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70



EJERCICIOS

- 1) Realice el diagrama de flujo del ejemplo.
- O 2) Cree el proyecto y al escribir el código comente con sus propias palabras lo que hace cada línea (a nivel funcional). Ejecútelo y depúrelo. Como ve, este ejemplo ya incluye la librería de funciones útiles que se mandó crear en el tema anterior. Aprenda a crear sus propias librerías de funciones (ficheros .c y .h), para ir incluyendo aquellas funciones que pueda tener que utilizar en futuros ejercicios y prácticas. Incluso a lo largo del curso puede plantear crear varias bibliotecas.
- O 3) Amplie el programa quitándole la rutina de espera que tiene para que los LEDs sólo cambien cuando esté pulsado el botón USER. Primero haga el diagrama de flujo.
 - ¿Cuantos cambios se producen por pulsación y por qué?
- 4) Modifique el programa para que con cada pulsación sólo se haga una modificación de los LED. Primero haga el diagrama

Cartagena99

CLASES PARTICULARES, TUTORÍAS TÉCNICAS ONLINE LLAMA O ENVÍA WHATSAPP: 689 45 44 70

ONLINE PRIVATE LESSONS FOR SCIENCE STUDENTS CALL OR WHATSAPP:689 45 44 70

ocurre alguna forma de eludir esos rebotes?
www.cartagena99.com no se hace responsable de la información contenida en el presente documento en virtud al
Artículo 17.1 de la Ley de Servicios de la Sociedad de la Información y de Comercio Electrónico, de 11 de julio de 2002.
Si la información contenida en el documento es ilícita o lesiona bienes o derechos de un tercero háganoslo saber y será retirada.