

Se trata de diseñar en VHDL un transmisor (opcional receptor) que cumplan con el protocolo SPI (Serial Peripheral Interface) el protocolo detallado se encuentra en el siguiente enlace <https://www.analog.com/en/analog-dialogue/articles/introduction-to-spi-interface.html>. Se entregará una memoria donde se describirá el código VHDL desarrollado así como las simulaciones realizadas (testbench).